(19) 世界知的所有権機関 国際事務局



(43) 国際公開日 2002 年10 月31 日 (31.10.2002)

PCT

(10) 国際公開番号 WO 02/086811 A1

(51) 国際特許分類7:

G06K 19/07, G01S

13/75, H02J 7/00, 17/00, B42D 15/10

(21) 国際出願番号:

PCT/JP02/03815

(22) 国際出願日:

2002年4月17日 (17.04.2002)

(25) 国際出願の言語:

, . .

(26) 国際公開の言語:

日本語日本語

(30) 優先権データ:

特願2001-118844 2001 年4 月17 日 (17.04.2001) JP

(71) 出願人 (米国を除く全ての指定国について): 株式会 社スマートカード (SMART CARD CO., LTD.) [JP/JP]; 〒550-0004 大阪府大阪市西区靭本町二丁目5番15号 Osaka (JP). (72) 発明者; および

(75) 発明者/出顧人 *(*米国についてのみ); 有村 國孝 (ARIMURA,Kunitaka) [JP/JP]; 〒253-0081 神奈川県 茅ヶ崎市下寺尾2286-12号 Kanagawa (JP)

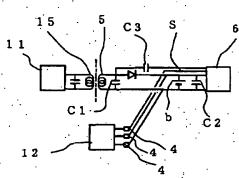
(74) 代理人: 特許業務法人共生国際特許事務所 (KYOSEI INTERNATIONAL PATENT OFFICE); 〒107-0052 東 京都港区 赤坂三丁目 8 番 1 4 号遠山ピルディング Tokyo (JP).

(81) 指定国 (国内): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NQ, NZ, OM, PH, PL, PT, RO, RU, SD, SE, SG, SI, SK, SL, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VN, YU, ZA, ZM, ZW.

[続葉有]

(54) Title: COMPOSITE IC MODULE

(54) 発明の名称: 複合 I Cモジュール



(57) Abstract: A composite IC module with much less malfunction of a signal or its reading failure and easy of managing cells with the packaging of an IC and peripheral components compatible with both contact-system and non-contact-system functions of signal transmission/reception in response to external apparatuses. This module is constituted by integrating an IC containing a memory or an IC containing a memory and a CPU, a contact mechanism for electric response to a first external device, a coupling mechanism for non-contact response to the first external device or a second external device, and a capacitor and/or secondary cell which is charged by an external charger via a contact mechanism and/or coupling mechanism and feeds power to the IC and the coupling mechanism.

(57) 要約:

外部の機器に応答して信号の送受信を行う接触式と非接触式の両機能に対応した1 C 及び周辺部品を実装して、信号の誤動作や読み取り不良の極めて少ない、かつ電池管理 の容易な複合 I Cモジュールを提供する。メモリを含む I C又はメモリと CPUとを含む I Cと、第 1 の外部装置と電気的に応答するための接点機構と、第 1 の外部装置又は 第 2 の外部装置と非接触で応答するための結合機構と、接点機構及び/又は結合機構を 介して外部充電装置より充電され I Cと結合機構に電力を供給するコンデンサ及び/又 は二次電池とを一体にして構成したものである。

VO 02/086811 A1

1

明細書

複合ICモジュール

5 技術分野

本発明は、外部機器との間でデータの読み書きとその処理を行う! Cと、接点機構又は非接触の結合機構を介して充電を行うコンデンサ及び/又は二次電池とを一体にして 構成した複合! Cモジュールに関する。

10 背景技術

20

一般に使用されるICカードは、自動認識、セキュリティ等の目的で使用されている。 従来のICカードとしては、本出願人が先に提示した(特公昭53-6491号公報) に記載されているようなものがある。この従来のICカードは、第1図、第2図に示す ように、例えばクレジットカードや身分証明書等のプラスチックカード本体1にメモリ 2やCPU(中央演算処理装置)3の機能を有するIC(集積回路)を備えたものであ

接触増子4を介して接続した外部機器からの入力を能動素子によって処理した上で新たな餌号として出力することにより、照合や個号の授受を自動的に確実に行うことができ、クレジットカードや銀行カード、デビッドカード、健康カード等に利用され、記憶情報量の大きさや記憶情報の秘密性、融通性に優れ、偽造の恐れも極めて少ない。

しかし入出力の授受は接触端子4を介してカードリーダ等の外部機器との接触により 行うものであるから、例えば出退勤の入退室管理に用いた場合に、カードの携帯者の操 作が煩瑣になることは止むを得ない。

第3図、第4図に示すものはこのような操作上の面倒さを解消する非接触式 I Cカードで、電源内蔵の例であり、本出願人の提示済みの「アクティブ素子による判別装置」 (特開昭51-12789号公報)等に係るものである。このカードはプラスチック本 以上のような問題を解決するために本発明では、外部の機器に応答して信号の送受信を行う接触式と非接触式の両機能に対応したIC及び周辺部品を実装して、信号の誤動作や読み取り不良の極めて少ない、かつ電池管理の容易な複合ICモジュールを提供することを目的とする。

5

25

発明の開示

上記目的を達成するため、請求の範囲第1項に記載の発明は、メモリを含む1C又は メモリとCPUとを含む1Cと、第1の外部装置と電気的に応答するための接点機構と、 前記第1の外部装置又は第2の外部装置と非接触で応答するための結合機構と、前記接 点機構及び/又は前記結合機構を介して外部充電装置より充電され前記1Cと前記結合 機構に電力を供給するコンデンサ又は二次電池のいずれかと、を一体にして構成したことを特徴とする。

請求の範囲第2項に記載の発明は、メモリを含むIC又はメモリとCPUとを含むICと、第1の外部装置と電気的に応答するための接点機構と、前記第1の外部装置又は第2の外部装置と非接触で応答するための結合機構と、前記接点機構及び/又は前配結合機構を介して外部充電装置より充電され前記ICと前配結合機構に電力を供給するコンデンサ及び二次電池の両方と、を一体にして構成したことを特徴とする。

請求の範囲第3項に記載の発明は、前記コンデンサが電気二重層コンデンサであることを特徴とする。

20 請求の範囲第4項に記載の発明は、前記メモリと、前記CPUと、外部の機器に応答して信号の送受を行う前記接点機構及び/又は前記結合機構に対応したインターフェース部とを、前記 I Cにワンチップとして構成したことを特徴とする。

請求の範囲第5項に記載の発明は、前記接点機構を介して供給される外部充電装置の 電圧を前配 I Cに供給する電圧よりも高く設定し、非接触で応答する前記結合機構が発 する送信電力を高く取れるように構成したことを特徴とする。

請求の範囲第6項に配載の発明は、キャッシュカード、クレジットカード等のカード

カードの回路部分6は、交流を整流したり、信号の受送信を行ったり、信号を処理したり、記憶したりする部分である。

コイル5は受信と送信の両方で共通に用いることもできるし、送信用コイルフを別に 設けて外部装置と送信を行うこともできる。

5 接触式による方法では、接触端子4を介して外部装置12により直流が印加され、カードの中の大容量コンデンサC2、例えば電気二重層コンデンサに蓄電される。信号は別回線Sを介して書込み・読み取りが行われる。

電力を大きく取れるようにコンデンサC2に印加される電圧を高くとり、ICに印加される電圧とは別にセットすることもできる。

10 第6図は、本発明の、第2の実施の形態による1Cカードのブロック図である。第1 の実施の形態におけるコンデンサC2の代わりに、二次電池例えばポリマー電池bを搭載したものである。

第7図は、本発明の、第3の実施の形態による1 Cカードのブロック図である。コンデンサC2と二次電池bは制御ブロック13を介して接続されており、外部装置12から接触端子4を介して直流が印加される際に、急激な電流が必要な場合にはコンデンサC2の電流が供給され、持続的な電流が必要な場合は二次電池bの電流が供給されるようになっている。また充放電特性の違いにより、コンデンサC2は二次電池bの充電を助ける役割も果たしている。第5図~第7図において、接触方式と非接触方式とは別々の入力で示してあり、回路6で遮断されているように見えるが、接触端子から供給され蓄えられた電力は回路6の電源供給を行うとともに、コイルに流れる交流電流の供給を行うことで非接触における性能向上につながっている。

第8図は、第3の実施の形態をより明確になるように記載した1Cカードのブロック 図である。非接触方式の高周波交流入力の場合も、端子による直流印加による場合も、 同一のコンデンサC2又は二次電池 b に印加される場合を示すもので、接触方法を用い 25 る場合は接触端子4を介して印加された電圧・電流によってコンデンサC2、二次電池 b に充電される。又、電圧としては弱いが非接触式結合用コイル5により誘起された電

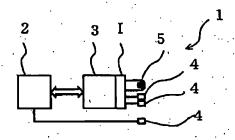
7"

産業上の利用可能性

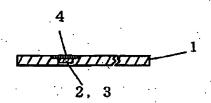
以上説明したように、この発明によれば、メモリを含むIC又はメモリとCPUとを含むICと、第1の外部装置と電気的に応答するための接点機構と、第1の外部装置又は第2の外部装置と非接触で応答するための結合機構と、接点機構及び/又は結合機構を介して外部充電装置より充電されICと結合機構に電力を供給するコンデンサ及び/又は二次電池とを一体にして構成したため、さらにはメモリとCPUと接点機構・非接触結合機構に対応するインターフェース部とをワンテップで構成した場合は、次のような種々の効果が得られる。

- (1)一次電池のような電池交換がなく、電池管理が容易で、充電により長時間繰り 10 返し使用できる。
 - (2) 併設されたコンデンサと二次電池とを活かし、充電効率(充電スピード)をあげることができる。
 - (3) カード使用状態で、いつでも充電できる。
- (4) 非接触式の場合に、送信電力を大きくして、カードから送信する信号をより強 15 くし、S/Nの改善により誤動作や読み取り不良をなくせる。
 - (5) I Cがウンチップで構成でき、コストの低減ができる。
 - (6) 一枚に多くの用途を持たせた多目的カードができる。

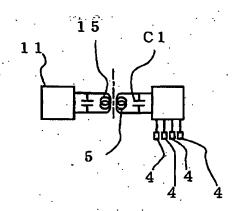
第1図



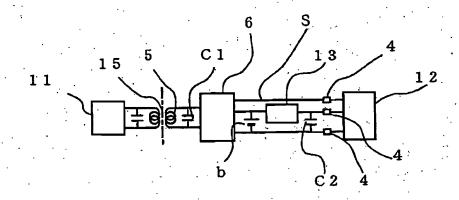
第2図



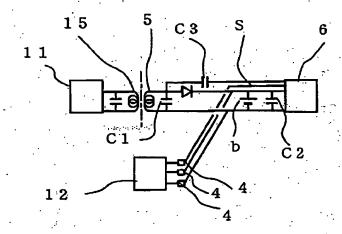
第3図



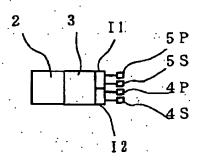
第7図



第8図



第9図



符号の説明

- 1 カード本体
- 2 メモリ
- 3 CPU
- 4 接触端子
- 5 非接触式結合部(コイル等)
- 6 カードの回路
- 11 外部装置(非接触用)
- 12 外部装置 (接触用)
- 13 制御ブロック
- 15 外部結合器 (コイル等)
- b 二次電池
- Cコンデンサ
- C1 コイル共振用コンデンサ
- C2 大容量電気二重層コンデンサ
- 電流 電流
- 【 インターフェース部
- I1 非接触式インターフェース部
- I 2 接触式インターフェース部
- P 電力
- ∨1 電圧
- ∨2 電圧
- ∨3 電圧

発明の属する分野の分類(国際特許分類(IPC)) Int.Cl' G06K19/07, G01S13/80 H02J7/00, 17/00 B42D16/10 調査を行った分野 調査を行った最小限資料(国際特許分類(IPC)) Int.Cl' G06K19/00-19/18 H02J17/00 最小限資料以外の資料で調査を行った分野に含まれるもの 日本国実用新案公報 1922-1996年 1971-2002年 日本国公開実用新案公報 日本国登録実用新案公報 1994-2002年 日本国実用新案登録公報 1996-2002年 国際調査で使用した電子データベース(データベースの名称、調査に使用した用語) C. 関連すると配められる文献 引用文献の 関連する カテゴリー* 請求の範囲の番号 引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示 JP 2000-227949 A(日本電気株式会社) 1-7 2000.08.15, 第【0009】段落, 図11(ファミリーなし) IP 2-165311 A(株式会社村田製作所) 1-7 1990.06.26,全文,全図(ファミリーなし) JP 4-340328 A(エルナー株式会社, 旭硝子株式会社) Y 1-7 1992. 11. 26, 全文, 全図(ファミリーなし) C綱の続きにも文献が列挙されている。 □ パテントファミリーに関する別紙を参照。 引用文献のカテゴリー の日の後に公表された文献 「A」特に関連のある文献ではなく、一般的技術水準を示す 「T」国際出願日又は優先日後に公表された文献であって 出願と矛盾するものではなく、発明の原理又は理論 「E」国際出願日前の出願または特許であるが、国際出願日 の理解のために引用するもの 以後に公安されたもの 「X」特に関連のある文献であって、当該文献のみで発明 「L」優先権主張に疑義を提起する文献又は他の文献の発行 の新規性又は進歩性がないと考えられるもの 「Y」特に関連のある文献であって、当該文献と他の1以 日若しくは他の特別な理由を確立するために引用する 文献(理由を付す) 上の文献との、当業者にとって自明である組合せに 「〇」口頭による関示、使用、展示等に言及する文献 よって進歩性がないと考えられるもの 「P」国際出願日前で、かつ優先権の主張の基礎となる出願 「&」同一パテントファミリー文献 国際関査を完了した日 国際調査報告の発送日 06.08.02 26.07.02 国際関査機関の名称及びあて先 特許庁審査官(権限のある職員) 5 N 8022 日本国特許庁(ISA/IP) 奥村 元宏 郵便番号100-8915 東京都千代田区散が関三丁目4番3号 電話番号 03-3581-1101 内線 3546